X帯レーダ用300W小型パッケージ GaN HEMTパワーアンプ

1. 概 要

近年、技術の発展に伴って、高性能なレーダの需要が高まっている。これまで、電子管や低出力・低周波の半導体素子を用いられていたものが、レーダの探知距離の拡大化や高精度化のため、高出力・高周波数に最適なGaN HEMTが採用されている。

高出力を考慮されたレーダとしてアクティブ・平面フェーズドアレイがあり、個々の素子アンテナを格子状に配列し、電磁波として放射される電力は空間合成され、さらに励振位相を変化させてビーム走査を行う。そのため素子アンテナに内蔵されるGaN HEMTは配列される間隔を搬送周波数の1/2~2/3にする必要があり、X帯であれば、最大でも19mm間隔で配置される。つまり、パッケージ幅をより小さくする必要がある。

しかしながら、従来のX帯レーダ用パッケージは**写真1**に示すフランジ部をねじで固定するタイプが主流であり、その部分を含めると横幅が24mmとなり、19mm間隔の高密度実装が不可能であった。今回当社は、これら高出力、小型化の市場要求に応えるため、フェーズドアレイ向けに高密度実装可能なX帯300W GaN HEMTを開発したので報告する。

2. 特 徴

2-1 パッケージ開発

新規に開発したパッケージは、フランジ部分にあるねじ締め部分を削除し、裏面全体の半田実装を前提とする。パッケージサイズは17.9×17.4mmとなり、従来製品に比べ25%の小型化を達成した。

今回開発したX帯300W GaN HEMT製品を**写真2**に示す。電気的特性は、従来製品と同等性能を達成し、X帯におけるフェーズドアレイ対応とした。

2-2 デバイス性能

図1に本製品の電気的特性を示す。動作条件は、ドレイン電圧50V、パルス条件は、パルス周期1msec、パルス幅100µsecである。周波数の帯域は9~10GHzと広帯域を実現し、入力電力46dBmのとき、出力電力55dBm、ドレイン効率は40%を達成した。

2024年7月より製品の受注を開始する。

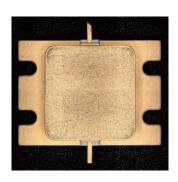


写真1 従来のパッケージ写真(24.0×17.4mm)



写真2 新規のパッケージ写真(17.9×17.4mm)

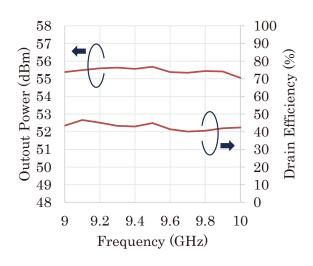


図1 電気的特性

〔住友電エデバイス・イノベーション(株)電子デバイス第二開発部 第二開発課 055-275-4411〕